

**FICHA IDENTIFICATIVA****Datos de la Asignatura**

Código	43851
Nombre	Diseño microelectrónico
Ciclo	Máster
Créditos ECTS	5.0
Curso académico	2015 - 2016

Titulación(es)

Titulación	Centro	Curso	Periodo
2174 - M.U. en Ingeniería de Telecomunicación 13-V.2	Escuela Técnica Superior de Ingeniería	1	Primer cuatrimestre

Materias

Titulación	Materia	Caracter
2174 - M.U. en Ingeniería de Telecomunicación 13-V.2	5 - Diseño microelectrónico	Obligatoria

Coordinación

Nombre	Departamento
CALPE MARAVILLA, JAVIER	242 - Ingeniería Electrónica
REIG ESCRIVA, ABILIO CANDIDO	242 - Ingeniería Electrónica

RESUMEN

La finalidad de la asignatura es la adquisición de destrezas y la familiarización con el diseño microelectrónico. Se presentarán los contenidos teóricos necesarios para adquirir una visión fundamental del diseño microelectrónico y las consecuencias tecnológicas que conlleva. Se desarrollarán sesiones de laboratorio para afianzar, desde el punto de vista aplicado, destrezas y habilidades en el uso de este tipo de diseño.

CONOCIMIENTOS PREVIOS



Relación con otras asignaturas de la misma titulación

No se han especificado restricciones de matrícula con otras asignaturas del plan de estudios.

Otros tipos de requisitos

Los conocimientos previos necesarios para seguir el curso de la asignatura son los que se adquieren en las materias del grado de Ingeniería Industrial, el grado de Ingeniería Electrónica en Telecomunicación y el grado de Ingeniería Telemática.

COMPETENCIAS

2174 - M.U. en Ingeniería de Telecomunicación 13-V.2

- Capacidad de análisis y pensamiento crítico, para investigar con independencia y autocrítica, y de buscar y utilizar información para documentar ideas.
- Habilidad de defender criterios con rigor y argumentos, y de exponerlos claramente en público en un entorno multilingüe.
- Habilidad para participar en foros de difusión, revistas, conferencias, etc , así como realizar de manera eficaz trabajo cooperativo en equipos transnacionales.
- Capacidad de identificar y resolver los puntos críticos para realizar una transferencia tecnológica efectiva, transformando resultados teóricos en productos y servicios de interés para la sociedad.
- Que los/las estudiantes sepan aplicar los conocimientos adquiridos y su capacidad de resolución de problemas en entornos nuevos o poco conocidos dentro de contextos más amplios (o multidisciplinares) relacionados con su área de estudio.
- Que los/las estudiantes sepan comunicar sus conclusiones y los conocimientos y razones últimas que las sustentan a públicos especializados y no especializados de un modo claro y sin ambigüedades.
- Que los/las estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser en gran medida autodirigido o autónomo
- Ser capaces de acceder a herramientas de información en otras áreas del conocimiento y utilizarlas apropiadamente.
- Ser capaces de valorar la necesidad de completar su formación científica, histórica, en lenguas, en informática, en literatura, en ética, social y humana en general, asistiendo a conferencias o cursos y/o realizando actividades complementarias, autoevaluando la aportación que la realización de estas actividades supone para su formación integral.
- Capacidad para diseñar y fabricar circuitos integrados.



RESULTADOS DE APRENDIZAJE

Tras la realización de esta asignatura el alumno deberá alcanzar los resultados de aprendizaje que permitan alcanzar las competencias generales y específicas descritas en la sección II de este documento.

DESCRIPCIÓN DE CONTENIDOS

1. Introducción al diseño microelectrónico analógico.

Procesos y tecnologías de fabricación. Física del dispositivo MOS.

2. Diseño CMOS.

Proceso de fabricación y criterios de diseño.

3. Amplificadores monoetapa CMOS.

Configuración surtidor común. Configuración surtidor seguidor. Configuración Puerta común. Configuración Cascodo.

4. Amplificadores diferenciales CMOS.

Par diferencial básico. Par diferencial con cargas MOS. Multiplicador de Gilbert. Ruido.

5. Espejos de corriente

Espejos de corriente básicos. Espejos de corriente cascodo. Estudio de los espejos de corriente ante distintas cargas

6. Amplificadores operacionales

Ganancia. CMRR. Limitaciones. Tiempo de respuesta.

7. Circuitos acondicionadores y auxiliares

Referencias de tensión y corriente. Bloques de excitación de convertidores. Ajuste de ganancia y elevación de niveles. Protección de entradas. Circuitos de muestreo y retención. Distribución de relojes. Interruptores y multiplexores.

**8. Convertidores**

Convertidores Digitales/Analógicos (DAC). Arquitecturas DAC básicas. Técnicas de calibración para DAC de alta precisión. Convertidores Analógico/Digitales. Arquitecturas ADC básicas. Técnicas de test.

VOLUMEN DE TRABAJO

ACTIVIDAD	Horas	% Presencial
Clases de teoría	28,00	100
Prácticas en laboratorio	18,00	100
Tutorías regladas	4,00	100
Elaboración de trabajos en grupo	5,00	0
Elaboración de trabajos individuales	5,00	0
Estudio y trabajo autónomo	18,00	0
Preparación de actividades de evaluación	10,00	0
Preparación de clases de teoría	7,00	0
Preparación de clases prácticas y de problemas	8,00	0
Resolución de casos prácticos	22,00	0
TOTAL	125,00	

METODOLOGÍA DOCENTE

Las actividades formativas se desarrollarán de acuerdo con la siguiente distribución:

MD1.- Actividades teóricas. De carácter presencial, se desarrollarán los temas proporcionando una visión global e integradora, analizando con mayor detalle los aspectos clave y de mayor complejidad, fomentando, en todo momento, la participación del estudiante.

MD2.- Actividades prácticas. Complementan las actividades teóricas con el objetivo de aplicar los conceptos básicos y ampliarlos con el conocimiento y la experiencia que vayan adquiriendo durante la realización de los trabajos propuestos. Comprenden los siguientes tipos de actividades presenciales:

(AF2)

- Clases de problemas y cuestiones en aula
- Sesiones de discusión y resolución de problemas y ejercicios previamente trabajados por los estudiantes
- Prácticas de laboratorio



(AF3) Trabajo personal del estudiante. Realización fuera del aula de cuestiones y problemas, así como la preparación de clases y exámenes (estudio). Esta tarea se realizará de manera individual e intenta potenciar el trabajo autónomo.

Evaluación.

(AF4) Por una parte, la realización de cuestionarios individuales de evaluación en el aula con la presencia del profesor y, si procede, (AF2) la evaluación de un proyecto realizado en grupo con otros alumnos. Las prácticas de laboratorio también son evaluables.

Se utilizará las plataformas de e-learning (Aula Virtual) como soporte de comunicación con los estudiantes. A través de ella se tendrá acceso al material didáctico utilizado en clase, así como los problemas y ejercicios a resolver.

EVALUACIÓN

La evaluación del aprendizaje de los estudiantes se llevará a cabo mediante la siguiente evaluación:

- SE1.- Realización de un examen que podrá constar tanto de cuestiones teórico-prácticas como de problemas: 50.0%
- SE2.- Evaluación del trabajo en prácticas y de las memorias de prácticas: 40.0 %
- SE3.- Evaluación continua de cada alumno, basada en la participación y grado de implicación del alumno en el proceso de enseñanza-aprendizaje, teniendo en cuenta la asistencia regular a las actividades presenciales previstas y la resolución de cuestiones y problemas propuestos periódicamente: 10.0%.

La evaluación se ajustará a la Normativa de Calificaciones de la Universitat de València. En el momento de redacción de la presente guía docente, la normativa vigente es la aprobada por el Consejo de Gobierno de la UVEG de 27 de enero de 2004, que se ajusta a lo establecido a tal efecto por los Reales Decretos 1044/2003 y 1125/2003. En ella se establece básicamente que las calificaciones serán numéricas de 0 a 10 con expresión de un decimal y a las que se debe añadir la calificación cualitativa correspondiente a la escala siguiente:

De 0 a 4,9: “Suspenso”

De 5 a 6,9: “Aprobado”

De 7 a 8,9: “Notable”

De 9 a 10: “Sobresaliente” o “Sobresaliente con Matrícula de Honor”



REFERENCIAS

Básicas

- B. Razavi, Design of Analog CMOS Integrated Circuits. McGraw-Hill.
- R.J. Baker, H.W. Li, D.E. Boyce, CMOS circuit Design, Layout and Simulation, IEEE Press Series on Microelectronic Systems.
- N., Weste, K., Eshraghian, Principles of CMOS VLSI Design, Addison Wesley.
- D., Pucknell, K., Eshraghian, Basic VLSI Design, Systems and Circuits., Prentice Hall Interamericana.
- F. Maloberti, Data Converters, Springer, 2007.
- R. Van de Plasche, CMOS Integrated Analog-to-Digital and Digital-to-Analog Converters, Kluwer Academic Publishers, 2nd Ed., 2003.
- R.J. Baker, CMOS Mixed-signal Circuit Design, Wiley-IEEE Press, 2002.
- P.G.A. Jespers, Integrated Converters, D to A and A to D Architectures Analysis and Simulation Oxford University Press, 2001.
- B. Razavi, Principles of Data Conversion System Design John Wiley & Sons Inc, 1995.
- R. Schreier, G.C. Temes, Understanding Delta-Sigma Data Converters, John Wiley & Sons Inc, 2005
- W. Kester, Analog-Digital Conversion, Analog Devices, Free for download.
- P.E. Allen, D.R. Holberg. CMOS analog circuit design. Oxford University Press.

Complementarias

- S.M., Sze, Semiconductor Devices. Physics and Technology. John Wiley&Sons.
- S.M., Sze, Modern Semiconductor Device Physic. John Wiley&Sons.
- B.G., Streetman, Solid State Electronic Devices. Prentice Hall.
- T. Tuma, A. Bürmen. Circuit simulation with SPICE OPUS. Theory and Practice. Birkhäuser.
- R.C. Jaeger. Introduction to Microelectronic Fabrication. Addison Wesley.