

**FITXA IDENTIFICATIVA****Dades de l'Assignatura**

Codi	34883
Nom	Sistemes electrònics digitals II
Cicle	Grau
Crèdits ECTS	6.0
Curs acadèmic	2019 - 2020

Titulació/titulacions

Titulació	Centre	Curs	Període
1403 - Grau d'Enginyeria Telemàtica	Escola Tècnica Superior d'Enginyeria	2	Segon quadrimestre

Matèries

Titulació	Matèria	Caràcter
1403 - Grau d'Enginyeria Telemàtica	9 - Sistemas Electrónicos Digitales	Obligatòria

Coordinació

Nom	Departament
PEREZ SOLANO, JUAN JOSE	240 - Informàtica

RESUM

L'assignatura “Sistemes Electrònics Digitals II” és una assignatura obligatòria de segon curs del Grau en Enginyeria Telemàtica. Té assignada una dedicació de 6 ECTS que s'imparteixen en el primer quadrimestre del segon curs. Aquesta assignatura és part de la matèria “Sistemes Electrònics Digitals” del pla d'estudis del Grau en Enginyeria Telemàtica.

L'assignatura “Sistemes Electrònics Digitals II” té com a objectiu principal que els estudiants coneguen l'estructura bàsica d'un computador elemental i aprenguen a dissenyar sistemes electrònics digitals basats en microprocessador. En el primer bloc s'introdueix el llenguatge dels computadores, el llenguatge màquina, i l'alumne acaba dominant els tipus d'instruccions i maneres d'adreçament, per a continuar amb els formats d'instruccions i el repertori o conjunt d'instruccions disponibles. Després de les definicions principals de forma genèrica es passa a particularitzar l'estudi a un processador concret com és el MIPS32.



Posteriorment l'objectiu passa a ser la comprensió del funcionament dels blocs bàsics que constitueixen els components dels computadors i el seu paper en el desenvolupament de la seua arquitectura. A partir d'aquest punt l'alumne va a ser capaç de dissenyar el camí que segueixen les dades i al seu torn el disseny de la unitat de control. Seguint en la mateixa línia, a continuació s'estudia la Unitat Aritmètic-Lògica (ALU). L'objectiu principal és que l'alumne comprenga com es realitzen les operacions elementals en la ALU i siga capaç d'abordar el seu disseny correctament.

A continuació, es passa a estudiar el sistema jeràrquic de memòria. Per a açò s'introdueixen les diverses tecnologies de memòria que són susceptibles de ser utilitzades per a construir el sistema de memòria del computador, amb açò es pretén que l'alumne conega les seues capacitats quant a rendiment, capacitat i cost. A continuació s'introdueix el concepte de memòria principal i la seua organització interna. En aquest punt es pretén que l'alumne siga capaç de dissenyar un petit sistema de memòria i complete el mapa de memòria associat. Finalment, se li planteja a l'alumne l'optimització del disseny del sistema de memòria sota restriccions de capacitat, rendiment i cost i la solució a aquest problema basada en un disseny jeràrquic amb tres nivells diferenciats: cache, memòria principal i memòria virtual.

En el següent apartat de l'assignatura l'alumne ha de ser capaç d'entendre el procés d'intercanvi d'informació entre el computador i els perifèrics. Es presentarà el sistema d'entrada/eixida, la seua estructura i el procés de transferència de la informació. L'alumne ha de ser capaç de determinar el millor mètode per a realitzar una transferència amb un determinat perifèric, ja siga basat en prova d'estat o interrupció. Per a completar l'estudi de l'estructura interna del computador es mostren els busos que interconnecten tots els elements interns i permeten l'intercanvi d'informació entre ells.

L'últim bloc de continguts del curs se centra en el disseny de sistemes basats en microcontrolador. Per a açò s'introdueix el concepte de microcontrolador i es presenten la famílies comercials més populars. Posteriorment s'aprofundeix en l'estudi del PIC32, microcontrolador basat en l'arquitectura MIPS32. Finalment, es mostren els dispositius perifèrics integrats més comuns: temporitzadors, convertidors analògics digitals i mòduls de comunicacions, i el desenvolupament d'aplicacions utilitzant llenguatges de programació d'alt nivell.

CONEIXEMENTS PREVIS

Relació amb altres assignatures de la mateixa titulació

No heu especificat les restriccions de matrícula amb altres assignatures del pla d'estudis.



Altres tipus de requisits

Es recomanable haver cursat les assignatures corresponents a la matèria Circuitos y componentes electrónicos y fotónicos.

COMPETÈNCIES

1403 - Grau d'Enginyeria Telemàtica

- R9 - Capacitat d'anàlisi i de disseny de circuits convencionals i sequencials, sincrons i asincrons, i d'utilització de microprocessadors i circuits integrats.
- G3 - Coneixement de matèries bàsiques i tecnologies que el capacite per a l'aprenentatge de nous mètodes i tecnologies, així com que el dote d'una gran versatilitat per adaptar-se a noves situacions.
- G4 - Capacitat per resoldre problemes amb iniciativa, presa de decisions, creativitat, i de comunicar i transmetre coneixements, habilitats i destreses, comprenent la responsabilitat ètica i professional de l'activitat de l'enginyer tècnic de telecomunicació.

RESULTATS DE L'APRENTATGE

Aquesta assignatura permet obtenir els següents resultats d'aprenentatge:

1. Capacitat d'anàlisi i disseny de circuits digitals amb utilització de microprocessadors i altres circuits integrats (R9)
2. Capacitat per a dissenyar sistemes electrònics digitals (R9)
3. Aplicar tecnologies digitals per a la resolució de problemes i aplicacions en diversos camps d'aplicació (R9)
4. Planificar de forma correcta l'estructura global d'un sistema digital així com la interrelació entre els seus diferents elements (R9)
5. Manejar les eines de disseny i programació necessàries que permeten el correcte desenvolupament d'un sistema digital. (R9)

DESCRIPCIÓ DE CONTINGUTS

1. Llenguatge màquina

Introducció a l'arquitectura del computador.
Tipus i formats d'instruccions.
Maneres d'adreçament.
Cas particular MIPS32

**2. Estructura interna del processador**

Ruta de dades i senyals de control.
Disseny de la unitat de control.
Operacions aritmètiques, lògiques i disseny de la ALU

3. Busos i Interfícies

Disseny del sistema de memòria principal.
Mapes de memòria.
Disseny jeràrquic del sistema memòria.

4. Sistema d'entrada i eixida i busos

Mòduls i controladors d'Entrada i Eixida.
Interrupcions.
Busos

5. Sistemes basats en microcontrolador

Estructura d'un microcontrolador i famílies més usuals.
Estructura del PIC32 amb nucli MIPS32.
Perifèrics:

- o Temporitzadors.
- o Convertidors A/D.
- o Ports de comunicacions.

Metodologia de disseny de sistemes.

VOLUM DE TREBALL

ACTIVITAT	Hores	% Presencial
Classes de teoria	30,00	100
Pràctiques en laboratori	20,00	100
Pràctiques en aula	10,00	100
Estudi i treball autònom	15,00	0
Lectures de material complementari	5,00	0
Preparació d'activitats d'avaluació	20,00	0
Preparació de classes de teoria	15,00	0
Preparació de classes pràctiques i de problemes	15,00	0
Resolució de casos pràctics	20,00	0
TOTAL	150,00	



METODOLOGIA DOCENT

Totes les activitats formatives de l'assignatura estan enfocades a la consecució de la competència R9.

Les activitats formatives es desenvoluparan d'acord amb la següent distribució:

El 40% de les hores dels crèdits ECTS (1 crèdit són 25 hores) es destinaran a les següents activitats presencials:

Activitats teòriques.

Descripció: En les classes teòriques es desenvoluparan els temes proporcionant una visió global i integradora, analitzant amb major detall els aspectes clau i de major complexitat, fomentant, en tot moment, la participació de l'estudiant.

Activitats pràctiques.

Descripció: Complementen les activitats teòriques amb l'objectiu d'aplicar els conceptes bàsics i ampliar-los amb el coneixement i l'experiència que vagen adquirint durant la realització dels treballs proposats. Comprenen els següents tipus d'activitats presencials:

- Classes de problemes i qüestions en aula
- Sessions de discussió i resolució de problemes i exercicis prèviament treballats per l'alumnat
- Pràctiques de laboratori
- Tutories programades (individualitzades o en grup)
- Realització de qüestionaris individuals d'avaluació en l'aula amb la presència del professorat.

Avaluació.

Descripció: Realització de qüestionaris individuals d'avaluació en l'aula amb la presència del professorat.

El 60% de les hores dels ECTS (25 hores per ECTS) es dedicaran a les següents activitats no presencials:

Treball personal de l'alumnat.



Descripció: Realització (fóra de l'aula) de treballs monogràfics, recerca bibliogràfica dirigida, qüestions i problemes, així com la preparació de classes i exàmens (estudi). Aquesta tasca es realitzarà de manera individual i intenta potenciar el treball autònom.

Treball en petits grups.

Descripció: Realització, per part de petits grups d'estudiants (2-4) de treballs, qüestions, problemes fóra de l'aula. Aquesta tasca complementa el treball individual i fomenta la capacitat d'integració en grups de treball.

S'utilitzarà la plataforma d'e-learning (Aula Virtual) de la Universitat de València com a suport de comunicació amb l'alumnat. A través d'ella es tindrà accés al material didàctic utilitzat en classe, així com els problemes i exercicis a resoldre.

AVALUACIÓ

L'avaluació de l'assignatura es durà a terme en la primera convocatòria preferentment mitjançant avaluació contínua (C) i l'avaluació de les activitats de laboratori (L).

La nota de l'avaluació contínua (C), es calcularà com la mitjana ponderada de 2 proves d'avaluació continuada realitzades durant el curs (P), al finalitzar cada bloc temàtic o grup de temes: P1 i P2. S'utilitzarà la següent expressió, que reflecteix el pes relatiu de cada bloc temàtic:

$$C = 0,6 * P1 + 0,4 * P2$$

Si la nota d'avaluació contínua és major o igual a 5 l'estudiant no haurà de fer l'examen oficial de la 1^a convocatòria, calculant-se la nota de la 1^a convocatòria (N1a) com:

$$N1a = 0,8 * C + 0,2 * L$$

On la nota de laboratori (L) es calcularà com la mitjana aritmètica de l'avaluació de les sessions laboratoris

Les notes d'avaluació contínua (C) i de laboratori (L) no són recuperables i la nota es mantindrà en ambdues convocatòries.



En el cas que $C < 5$ s'haurà de realitzar l'examen oficial de la 1^a convocatòria (Ex1), calculant-se la nota de la 1^a convocatòria de forma diferent (N1b):

$$N1b = 0,7 * Ex1 + 0,2 * L + 0,1 * C$$

En el cas que un estudiant que haja superat l'avaluació contínua ($C \geq 5$) vulga millorar la seva nota N1a, podrà presentar-se a l'examen Ex1, calculant-se la nota de la 1^a convocatòria amb les dues metodologies i quedant-se amb la més alta, N1a o N1b.

La nota de la 2^a convocatòria (N2) es calcularà d'una única manera, a partir de la nota de l'examen de la 2^a convocatòria Ex2 i amb la notes de laboratori (L) i avaluació contínua (C) obtingudes durant el curs.

$$N2 = 0,7 * Ex2 + 0,2 * L + 0,1 * C$$

En qualsevol cas, l'avaluació s'ajustarà a **“Reglament d'avaluació i qualificació de la Universitat de València per a títols de grau i de màster”** aprovat pel Consell de Govern de la UVEG de 30 de maig de 2017. En aquest reglament s'estableix bàsicament que les qualificacions seran numèriques de 0 a 10 amb expressió d'un decimal i a les quals s'ha d'afegir la qualificació qualitativa corresponent a l'escala següent:

- De 0 a 4,9: “Suspens”
- De 5 a 6,9: “Aprovat”
- De 7 a 8,9: “Notable”
- De 9 a 10: “Excel·lent” o “Excel·lent amb Matrícula d'Honor”

REFERÈNCIES

Bàsiques

- Estructura y diseño de computadores: La Interfaz Hardware/Software. Patterson, D.A. y Hennesy, J.. Reverté, 4^a Ed.
<https://www.dawsonera.com/abstract/9780080886138>
- Organización y arquitectura de computadores. William Stallings. 7^a ed. Pearson,
http://www.ingebook.com/ib/NPcd/IB_Escritorio_Visualizar?cod_primaria=1000193&libro=1266.
- Programming 32-bit Microcontrollers in C: Exploring the PIC32. Lucio Di Jasio. Newnes. 2008
<https://www.dawsonera.com/readonline/9780080560106>



Complementàries

- Estructura de computadores y periféricos Rafael Martínez Durá, José A. Boluda Grau, Juan José Pérez Solano. Rama. 2002.
- Embedded Systems Design: An Introduction to Processes, Tools and Techniques. Arnold S. Berger. 2001.

ADDENDA COVID-19

Aquesta addenda només s'activarà si la situació sanitària ho requereix i previ acord del Consell de Govern

1. Contenidos

Se mantienen todos los contenidos inicialmente programados en la guía docente para las sesiones teóricas.

En las sesiones de laboratorio se eliminan algunas partes en las que se necesita la tarjeta de prácticas, Pic32 Starter Kit de Microchip, aunque se mantienen todos los apartados que se pueden realizar de forma simulada con la herramienta Mplab, también de Microchip.

2. Volumen de trabajo y planificación temporal de la docencia

La guía docente preveía 40 horas de clases de teoría con resolución de problemas y 20 de prácticas en el laboratorio de las que restaba el 50% en el momento de inicio de la docencia no presencial.

Reducción de las 20 horas de clases de teoría y resolución de problemas a 10 para acortar la duración de las videoconferencias. Traslado de las 10 horas restantes al tiempo de aprendizaje autónomo del estudiante con los videos y materiales subidos al aula virtual.

Traslado de las 10 horas de sesiones prácticas en el laboratorio al tiempo de aprendizaje autónomo del estudiante con los materiales subidos al aula virtual y videoconferencias para resolución de dudas.

3. Metodología docente

Las lecciones magistrales se sustituyen por vídeos con transparencias locutadas en Aula Virtual que incluyen los contenidos impartidos correspondientes a cada tema. Estos vídeos se complementan con clases, con una hora de duración semanal, para la resolución de dudas mediante videoconferencia con Blackboard Collaborate. También se hace uso del correo electrónico y de los foros del aula virtual para atender las dudas de cada tema.



Suministro de problemas resueltos junto a problemas propuestos a entregar mediante la opción de “Tarea” del aula virtual con resolución de dudas por el sistema de tutorías.

Sistema de tutorías. Se mantiene el programa de tutorías virtuales (atención en 48 horas laborables máximo por correo electrónico) y en el horario de tutorías presenciales disponibilidad del profesor en los foros y el “chat” de la asignatura en Aula Virtual.

4. Evaluación

La situación actual exige dotar de mayor peso a las actividades de evaluación continua desarrolladas a lo largo de la asignatura (boletines de problemas y prácticas), si bien se mantendrá una prueba de evaluación mediante un cuestionario en línea que se realizará a través de Aula Virtual, que tendrá lugar en las fechas oficiales de examen programadas. La evaluación se realizará en base a los siguientes apartados:

Prácticas de laboratorio pasarán a tener un peso de 30% en la nota final de la asignatura. Las 4 primeras sesiones se realizaron normalmente, las 4 últimas se evaluarán por el trabajo presentado por el alumno y mediante un test en línea sobre el contenido de estas prácticas que se realizará el día en el que está programado el examen final de la asignatura mediante Aula Virtual. Este test tendrá un peso del 40% de la nota de las 4 últimas prácticas.

Resolución de problemas. Se propone la entrega de problemas como una actividad de evaluación continua adicional. La entrega se realizaría a través de Aula Virtual y tendrá un peso del 30% de la nota final.

Por último, el examen final de la asignatura se reemplaza por un cuestionario tipo test en línea que se realizará mediante Aula Virtual. El test se realizará el día en el que está programado el examen final de la asignatura. El peso de este parte sobre la nota final de la asignatura será del 40%.

El proceso de evaluación será el mismo en la convocatoria ordinaria como en la extraordinaria.

Si una persona no dispone de los medios para establecer la conexión y acceder al Aula Virtual, deberá contactar con el profesorado por correo electrónico en el momento de publicación de este anexo a la guía docente.

5. Bibliografía

Se mantienen las lecturas recomendadas al ser artículos disponibles en las bases de datos que tiene suscrita la UV (requieren VPN)

En concreto se recomienda usar la versión on-line del libro:

Computer organization and design: the hardware - software interface / David A. Patterson, John L. Hennessy ; with a contribution by Peter Alexander...[et al.]